

**FORMATO  
EUROPEO PER IL  
CURRICULUM  
VITAE**



**INFORMAZIONI PERSONALI**

Nome	Abate Alessandro
Indirizzo	Viale Vittorio Veneto 4, 98030 Gaggi (ME)
Telefono	3381256155
Email	max999@email.it
Nazionalità	Italiana
Data di nascita	07/06/1980
Luogo di nascita	Taormina (ME)

**ISTRUZIONE E FORMAZIONE**

- Data 11/2007 – 10/2008
- Nome e tipo di istituto di istruzione **Università degli Studi di Catania e Scuola Superiore Di Catania**
- Qualifica conseguita **Master Universitario di II Livello in “*Progettazione di Sistemi Elettronici Integrati su Substrati Polimerici*”**
- Descrizione e attività svolte Master Universitario di II livello con borsa di studio di durata pari a 1500 ore svolto in ST- Microelectronics sito di Catania presso *l’Advanced Design Center*. La didattica di 600 ore è stata sviluppata nei seguenti moduli: Progettazione di circuiti e sistemi elettronici mediante software CAD; Materiali e tecnologie per l’elettronica su substrato plastico; Tecniche di progettazione di circuiti integrati; Elettronica per i sistemi di trasmissione wireless; Strumentazione e tecniche di misura; Sensori basati su processi tecnologici d’integrazione; Trasferimento tecnologico e gestione strategica dei progetti di ricerca; Cultura d’impresa. Uno stage di 300 ore è stato svolto presso la sezione *R&D* della ST-Microelectronics ed ha riguardato il progetto di un *Envelope Tracking Amplifier* per l’ottimizzazione dell’efficienza degli amplificatori di potenza per la trasmissione di segnali ad alto bit-rate ed elevato *PAR*.
- Data 15/6/2007
- Qualifica conseguita **Abilitazione alla professione di ingegnere**
- Data 10/1999 – 2/2007
- Nome e tipo di istituto di istruzione **Università degli Studi di Catania - Facoltà di Ingegneria di Catania**

- Qualifica conseguita
  - Voto di laurea
- Argomento della tesi

**Laurea Vecchio Ordinamento in Ingegneria Elettronica** indirizzo  
**Microelettronica**

104/110

Tesi sperimentale svolta presso il laboratorio di misure e strumentazione elettronica della facoltà di ingegneria dal titolo “*Minimizzazione dell’isteresi Ferroelettrica mediante tecnica del Dithering*” per applicazioni nell’ambito della sensoristica a bassa e media frequenza.

- Data

1994 – 1999

- Nome e tipo di istituto di istruzione

**Liceo Scientifico Statale C. Caminiti Giardini Naxos (ME)**

- Qualifica conseguita

**Maturità Scientifica**

**CAPACITÀ E COMPETENZE**

**LINGUISTICHE**

Madrelingua

Italiano

Atre Lingue

Inglese

- Capacità di lettura

Buona

- Capacità di scrittura

Buona

- Capacità di espressione orale

Buona

**TECNICHE**

Conoscenza dei software ADS, CADENCE, MATLAB, OrCAD, LabVIEW, OFFICE. Conoscenza del linguaggio C e della programmazione di microcontrollori. Buon utilizzo degli strumenti di misura da laboratorio.

**PERSONALI**

Sono un appassionato di elettronica da diverso tempo e nel corso degli anni ho affiancato allo studio svariati progetti personali realizzati su PCB, usando una strumentazione propria in parte autocostruita. Ultimamente mi sono concentrato sull’elettronica analogica in banda audio progettando preamplificatori, equalizzatori grafici, effettistica per strumenti musicali, amplificatori di potenza e svariati progetti in altri campi per sperimentare nuove conoscenze acquisite.